

## H03 CIRCUITOS ELECTRONICOS BASICOS

**H03M CODIFICACION, DECODIFICACION O CONVERSION DE CODIGO, EN GENERAL** (por medio de fluidos F15C 4/00; convertidores ópticos analógico/digitales G02F 7/00; codificación, decodificación o conversión de código especialmente adaptada a aplicaciones particulares, ver las subclases apropiadas, p. ej. G01D, G01R, G06F, G06T, G09G, G10L, G11B, G11C, H04B, H04L, H04M, H04N; cifrado o descifrado para la criptografía o para otros fines que implican la necesidad de secreto G09C) [4]

### Esquema general

CODIFICACION Y DECODIFICACION	de la secuencia de dígitos .....	7/00
en general .....	paralelo/serie o viceversa .....	9/00
en o a partir de una modulación	DETECCION O CORRECCION DE	
diferencial .....	ERRORES .....	13/00
en relación con los teclados .....	MATERIA NO PREVISTA EN OTROS	
CONVERSION	GRUPOS DE ESTA SUBCLASE .....	99/00
de la forma de los dígitos		
individuales .....		

<b>1/00</b>	<b>Conversión analógica/digital; Conversión digital/analógica</b> (conversión de valores analógicos en, o a partir de una modulación diferencial H03M 3/00) [4]	<b>1/44</b>	. . . . Comparación secuencial en etapas dispuestas en serie con cambio de la señal analógica [4]
1/02	. Convertidores reversibles analógico/digitales [4]	1/46	. . . . con convertidor digital/analógico para suministrar los valores de referencia al convertidor [4]
1/04	. utilizando técnicas estocásticas [4]	1/48	. . Servoconvertidores [4]
1/06	. Compensación o prevención continua de la influencia indeseable de parámetros físicos (periódicamente H03M 1/10) [4]	1/50	. . con conversión intermedia en intervalo de tiempo (H03M 1/64 tiene prioridad) [4]
1/08	. . del ruido [4]	1/52	. . . Integración de la señal de entrada con retorno lineal al nivel de referencia [4]
1/10	. Calibrage o pruebas [4]	1/54	. . . Muestreo y memorización de la señal de entrada con retorno lineal al nivel de referencia [4]
1/12	. Convertidores analógico/digitales (H03M 1/02 Hasta H03M 1/10 tienen prioridad) [4]	1/56	. . . Comparación de la señal de entrada con una rampa lineal [4]
1/14	. . Conversión por etapas, poniendo en juego para cada etapa medios de conversión idénticos o diferentes y produciendo más de un bit [4]	1/58	. . . Conversión no lineal [4]
1/16	. . . con modificación de la escala, es decir, cambiando la amplificación entre las etapas [4]	1/60	. . con conversión intermedia en frecuencia de impulsos [4]
1/18	. . Control automático para modificar la gama de señales que el convertidor puede tratar, p. ej. regulación del margen de ganancia [4]	1/62	. . . Conversión no lineal [4]
1/20	. . Aumento de la resolución por la utilización de un sistema de n bits para obtener n + m bits, p. ej. por adición de una señal aleatoria [4]	1/64	. . con conversión intermedia en fase de señales sinusoidales [4]
1/22	. . del tipo de lectura de imágenes [4]	1/66	. Convertidores digital/analógicos (H03M 1/02 Hasta H03M 1/10 tienen prioridad) [4]
1/24	. . . que utilizan un lector y un disco o una cinta que se muevan uno en relación a otro [4,6]	1/68	. . con conversiones de sensibilidad diferente, es decir, que una conversión concierne a los bits más significativos y otra a los bits menos significativos [4]
1/26	. . . . con codificación ponderada, es decir, que el peso dado a un dígito depende de su posición en el bloque o en la palabra código, p. ej. para una base determinada, los pesos son las potencias de esta base [4]	1/70	. . Control automático para modificar la gama del convertidor [4]
1/28	. . . . con codificación no ponderada [4]	1/72	. . Conversión secuencial en las etapas dispuestas en serie (H03M 1/68 tiene prioridad) [4]
1/30	. . . . incremental [4]	1/74	. . Conversión simultánea [4]
1/32	. . . utilizando tubos de rayos catódicos [4]	1/76	. . . utilizando un árbol de conmutación [4]
1/34	. . Valor analógico comparado con los valores de referencia (H03M 1/48 tiene prioridad) [4]	1/78	. . . utilizando una red en escalera [4]
1/36	. . . sólo simultáneamente, es decir, de tipo paralelo [4]	1/80	. . . utilizando impedancias ponderadas (H03M 1/76 tiene prioridad) [4]
1/38	. . . sólo secuencialmente, p. ej. del tipo de aproximaciones sucesivas (convirtiendo más de un bit por etapa H03M 1/14) [4]	1/82	. . con conversión intermedia en intervalo de tiempos [4]
1/40	. . . . del tipo de recirculación [4]	1/84	. . . Conversión no lineal [4]
1/42	. . . . Comparaciones secuenciales en etapas dispuestas en serie, sin cambiar el valor de la señal analógica [4]	1/86	. . con conversión intermedia en frecuencia de impulsos [4]
		1/88	. . . Conversión no lineal [4]

## H03M

### 3/00 Conversión de valores analógicos en, o a partir de una modulación diferencial [4]

- 3/02 . Modulación delta, es decir, modulación diferencial con un bit [4]
- 3/04 . Modulación diferencial con varios bits [4]

### 5/00 Conversión de la forma de la representación de dígitos individuales [4]

#### Nota

En los grupos H03M 5/02 Hasta H03M 5/22, salvo indicación en contra, una invención está clasificada en el último lugar apropiado. [4]

- 5/02 . Conversión en, o a partir de una representación por impulsos [4]
- 5/04 . . teniendo los impulsos dos niveles [4]
- 5/06 . . . Representación de código, p. ej. transición, para un elemento binario depende solamente de la información de este elemento binario [4]
- 5/08 . . . . Representación del código por la anchura del impulso [4]
- 5/10 . . . . Representación del código por la frecuencia del impulso [4]
- 5/12 . . . . Código de nivel bifásico, p. ej. código de desplazamiento de fase, código Manchester; Código espacio-marea bifásico, p. ej. código de frecuencia doble [4]
- 5/14 . . . Representación del código, p. ej. transición, dependiendo para un elemento binario dado de la información de uno o varios elementos binarios adyacentes, p. ej. código de modulación de retardo, código de doble densidad [4]
- 5/16 . . teniendo los impulsos tres niveles [4]
- 5/18 . . . siendo dos niveles simétricos con respecto a un tercer nivel, es decir, código ternario bipolar equilibrado [4]
- 5/20 . . teniendo los impulsos más de tres niveles [4]
- 5/22 . Conversión en, o a partir de una representación por señales sinusoidales [4]

### 7/00 Conversión de un código, en el cual la información está representada por una secuencia dada o por un número de dígitos, en un código en el cual la misma información está representada por una secuencia o por un número de dígitos diferentes [4]

#### Nota

En los grupos H03M 7/02 Hasta H03M 7/30, salvo indicación en contra, una invención está clasificada en el último lugar apropiado. [4]

- 7/02 . Conversión en, o a partir de códigos ponderados, es decir, el peso dado a un dígito dependiendo de su posición en el bloque o en la palabra código [4]
- 7/04 . . siendo su base dos [4]
- 7/06 . . siendo su base un número entero positivo diferente de dos [4]
- 7/08 . . . siendo la base diez, es decir, un código decimal puro [4]
- 7/10 . . siendo su base negativa [4]
- 7/12 . . teniendo dos bases, p. ej. un código decimal código binario [4]
- 7/14 . Conversión en, o a partir de códigos no ponderados [4]

- 7/16 . . Conversión en, o a partir de códigos de distancia unitaria, p. ej. código de Gray, código binario reflejado [4]
- 7/18 . . Conversión en, o a partir de códigos de residuos [4]
- 7/20 . . Conversión en, o a partir de códigos n en medio de m [4]
- 7/22 . . . en, o a partir de códigos uno en medio de m [4]
- 7/24 . . Conversión en, o a partir de códigos de coma flotante [4]
- 7/26 . Conversión en, o a partir de códigos estocásticos [4]
- 7/28 . Estructuras programables, es decir, en las que el convertidor de código contiene un dispositivo que permite al operador modificar el procedimiento de conversión [4]
- 7/30 . Compresión (análisis-síntesis de la voz para reducción de redundancia G10L 19/00; para transmisión de imágenes H04N); Expansión; Supresión de datos innecesarios, p. ej. reducción de redundancia [4]
- 7/32 . . Conversión en, o a partir de una modulación delta, es decir, una modulación diferencial de un bit [4]
- 7/34 . . . adaptativa [4]
- 7/36 . . Conversión en, o a partir de una modulación diferencial de varios bits, es decir, la diferencia entre muestras sucesivas está codificada por más de un bit [4]
- 7/38 . . . adaptativa [4]
- 7/40 . . Conversión en, o a partir de códigos la longitud variable, p. ej. código Shanno-Fano, código Huffman, código Morse [4]
- 7/42 . . . utilizando una tabla para el procedimiento de codificación o de decodificación, p. ej. utilizando una memoria de datos fijos [4]
- 7/44 . . . Eliminación de ceros irrelevantes [4]
- 7/46 . . Conversión en o a partir de códigos de coordenada diferencial, es decir, por representación del número de dígitos consecutivos o grupos de dígitos del mismo tipo con ayuda de una palabra código y de un dígito representativo de este tipo [4]
- 7/48 . . . alternativamente con otros códigos durante el proceso de conversión, p. ej. siendo realizada la codificación de coordenada diferencial únicamente en tanto que series de dígitos, del mismo tipo, de longitud suficiente están presentes [4]
- 7/50 . . Conversión en, o a partir de códigos no lineales, p. ej. compresión [4]

### 9/00 Conversión paralelo/serie o viceversa (memorias digitales en las cuales la información es desplazada por escalones G11C 19/00) [4]

### 11/00 Codificación en relación con los teclados o dispositivos similares, es decir, codificación de la posición de las teclas accionadas (dispositivos de conmutación para los teclados, asociación estructural de codificadores y teclados H01H 13/70, H03K 17/94) [4]

- 11/02 . Detalles [5]
- 11/04 . . Codificación de teclas multifunción [5]
- 11/06 . . . accionando la tecla multifunción de diferentes maneras [5]
- 11/08 . . . . accionando combinaciones determinadas de teclas multifunción [5]
- 11/10 . . . . por métodos basados en la detección de la duración o la presión de accionamiento de las teclas [5]

- 11/12 . . . . accionando una tecla un número determinado de veces consecutivas, tras lo cual se utiliza una tecla separada de validación para indicar el fin de la serie [5]
- 11/14 . . . . utilizando teclas suplementarias, p. ej. teclas de posicionamiento de teclado, que determinan la función realizada por la tecla multifunción [5]
- 11/16 . . . . siendo accionadas las teclas de posicionamiento de teclado después de las teclas multifunción [5]
- 11/18 . . . . siendo accionadas las teclas de posicionamiento de teclado antes de las teclas multifunción [5]
- 11/20 . Codificación dinámica, es decir, por barrido de las teclas (H03M 11/26 tiene prioridad) [5]
- 11/22 . Codificación estática (H03M 11/26 tiene prioridad) [5]
- 11/24 . . . utilizando medios analógicos [5]
- 11/26 . . . utilizando medios optoelectrónicos [5]
- 13/00 Codificación, decodificación o conversión de código para detectar o corregir errores; Hipótesis básicas sobre la teoría de codificación; Límites de codificación; Métodos de evaluación de la probabilidad de error; Modelos de canal; Simulación o prueba de códigos** (detección o corrección de errores para la conversión de código o la conversión analógico/digital, digital/analógica H03M 1/00 Hasta H03M 11/00; especialmente adaptados para los computadores digitales G06F 11/08, para el registro de la información basado en el movimiento relativo entre el soporte de registro y el transductor G11B, p. ej. G11B 20/18, para memorias estáticas G11C) [4,7]
- 13/01 . Hipótesis básicas sobre la teoría de codificación; Límites de codificación; Métodos de evaluación de la probabilidad de error; Modelos de canal; Simulación o prueba de códigos [7]
- 13/03 . Detección de errores o corrección de errores en transmisión por redundancia en la representación de los datos, es decir, palabras de código que contienen más dígitos que las palabras origen [7]
- 13/05 . . . usando códigos de bloque, es decir, un número predeterminado de bits de control junto a un número predeterminado de bits de información [7]
- 13/07 . . . . Códigos aritméticos [7]
- 13/09 . . . . Únicamente detección de errores, p. ej., usando códigos de control de redundancia cíclica (CRC) o un único bit de paridad [7]
- 13/11 . . . . usando bits de paridad múltiple [7]
- 13/13 . . . . Códigos lineales [7]
- 13/15 . . . . Códigos cíclicos, es decir, desplazamientos cíclicos de palabras de código que producen otras palabras de código, p. ej. códigos definidos por un generador polinomial, códigos de Bose-Chaudhuri- Hocquenghem (BCH) (H03M 13/17 tiene prioridad) [7]
- 13/17 . . . . Corrección de errores en ráfaga, p. ej. captura de errores, códigos Fire [7]
- 13/19 . . . . Corrección de un sólo error sin usar propiedades particulares de los códigos cíclicos, p. ej. códigos Hamming, códigos Hamming extendidos o generalizados [7]
- 13/21 . . . . Códigos no lineales, p. ej. conversión de palabras de datos de m bits a palabras de código de n bits (mBnB) con detección o corrección de errores [7]
- 13/23 . . . usando códigos convolucionales, p. ej. códigos de memoria unidad [7]
- 13/25 . Detección de errores o corrección de errores transmitidos por codificación espacial de la señal, es decir, añadiendo redundancia en la constelación de la señal, p. ej. modulación codificada de Trellis (TCM) [7]
- 13/27 . . . usando técnicas de entrelazado [7]
- 13/29 . . . combinando dos o más códigos o estructuras de códigos, p. ej. códigos de productos, códigos de producto generalizados, códigos concatenados, códigos internos y externos [7]
- 13/31 . . . combinando la codificación para la detección o la corrección de errores y un uso eficiente del espectro (sin detección o corrección de errores H03M 5/14) [7]
- 13/33 . Sincronización basada en la codificación o la decodificación de errores [7]
- 13/35 . . . Protección desigual o adaptativa contra los errores, p. ej. proporcionando un nivel diferente de protección según la importancia de la información de origen o adaptando la codificación según la variación de las características del canal de transmisión [7]
- 13/37 . . . Métodos o técnicas de decodificación que no son específicas de un tipo particular de codificación previsto en los grupo H03M 13/03 Hasta H03M 13/35 [7]
- 13/39 . . . Estimación de secuencia, es decir, usando métodos estadísticos para la reconstrucción de los códigos originales [7]
- 13/41 . . . . usando el algoritmo de Viterbi o procesadores de Viterbi [7]
- 13/43 . . . Decodificación por lógica mayoritaria o según el umbral [7]
- 13/45 . . . Decodificación discreta, es decir, usando información de fiabilidad de los símbolos (H03M 13/41 tiene prioridad) [7]
- 13/47 . Detección de errores, corrección de errores transmitidos o protección contra los errores, no previstas en los grupos H03M 13/01 Hasta H03M 13/37 [7]
- 13/49 . . . Detección o corrección de errores unidireccionales [7]
- 13/51 . . . Códigos de peso constante; Códigos n de m; Códigos Berger [7]
- 13/53 . . . Códigos que utilizan series de números Fibonacci [7]
- 99/00 Materia no prevista en otros grupos de esta subclase [8]**